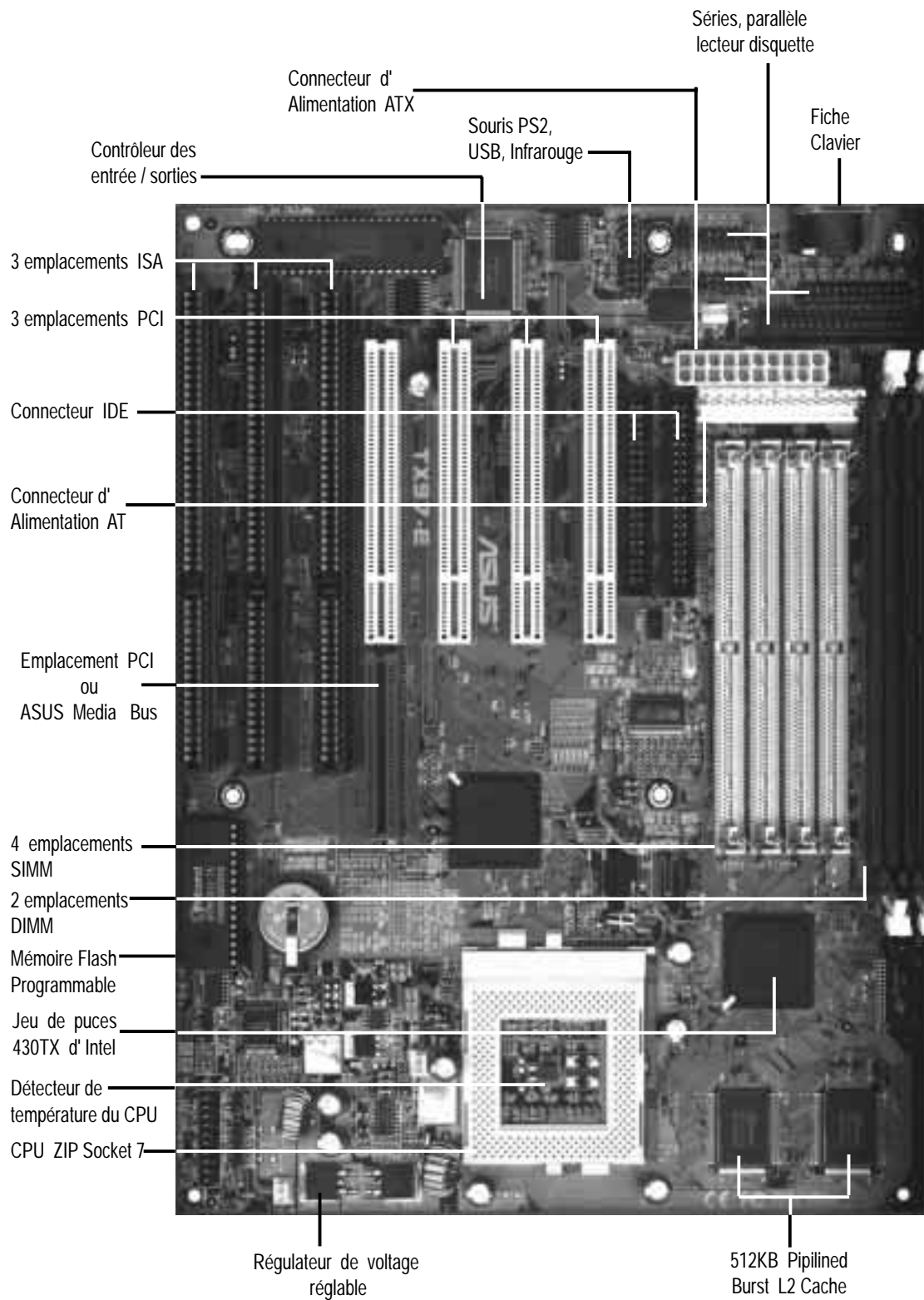


ASUS[®] TX97 Series
Pentium[®] Motherboard

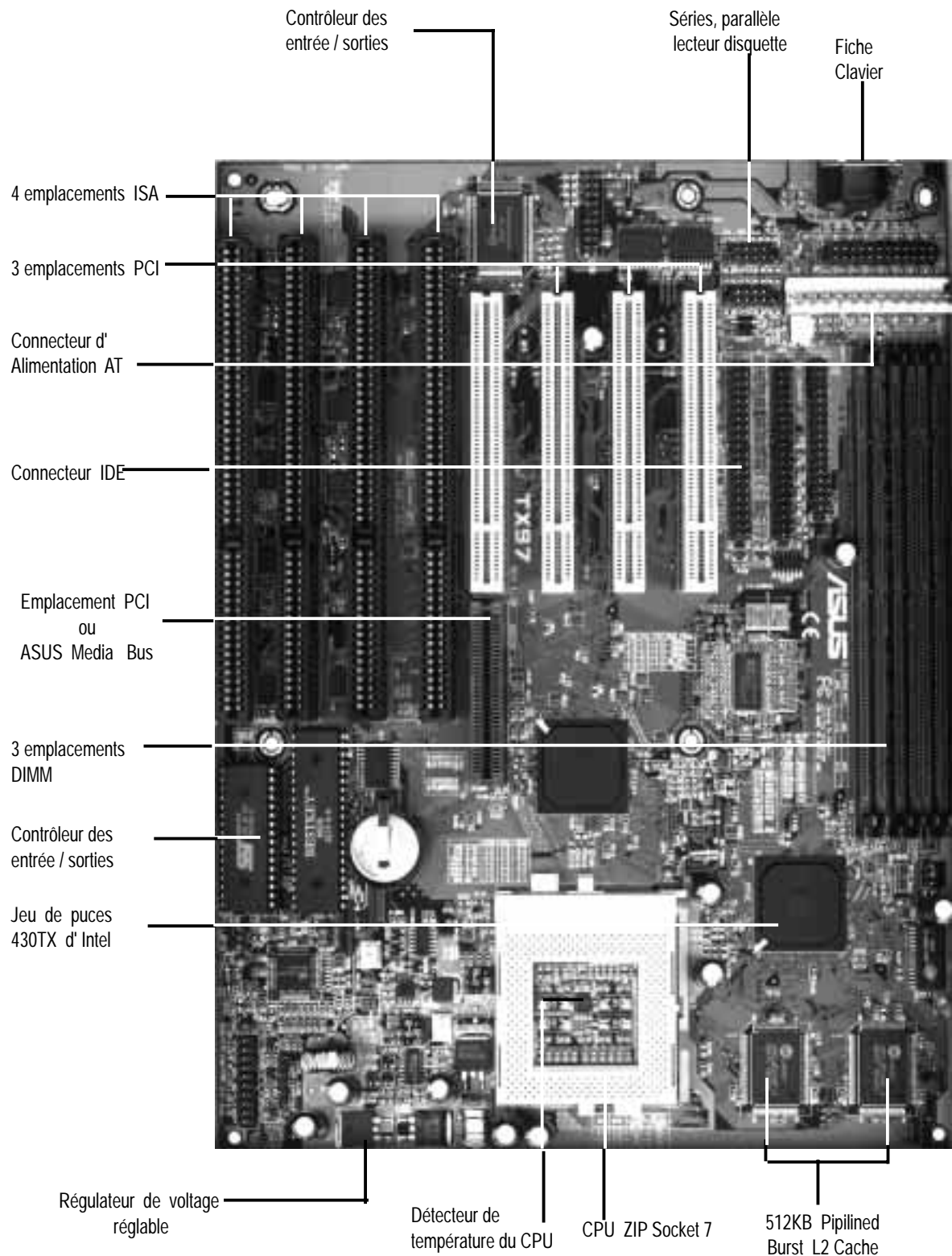
French User's Manual

CARTE MERE ASUS TX97-E
CARTE MERE ASUS TX97
CARTE MERE ASUS TXP4
CARTE MERE ASUS TX97-XE
CARTE MERE ASUS TX97-X
CARTE MERE ASUS TXP4-X

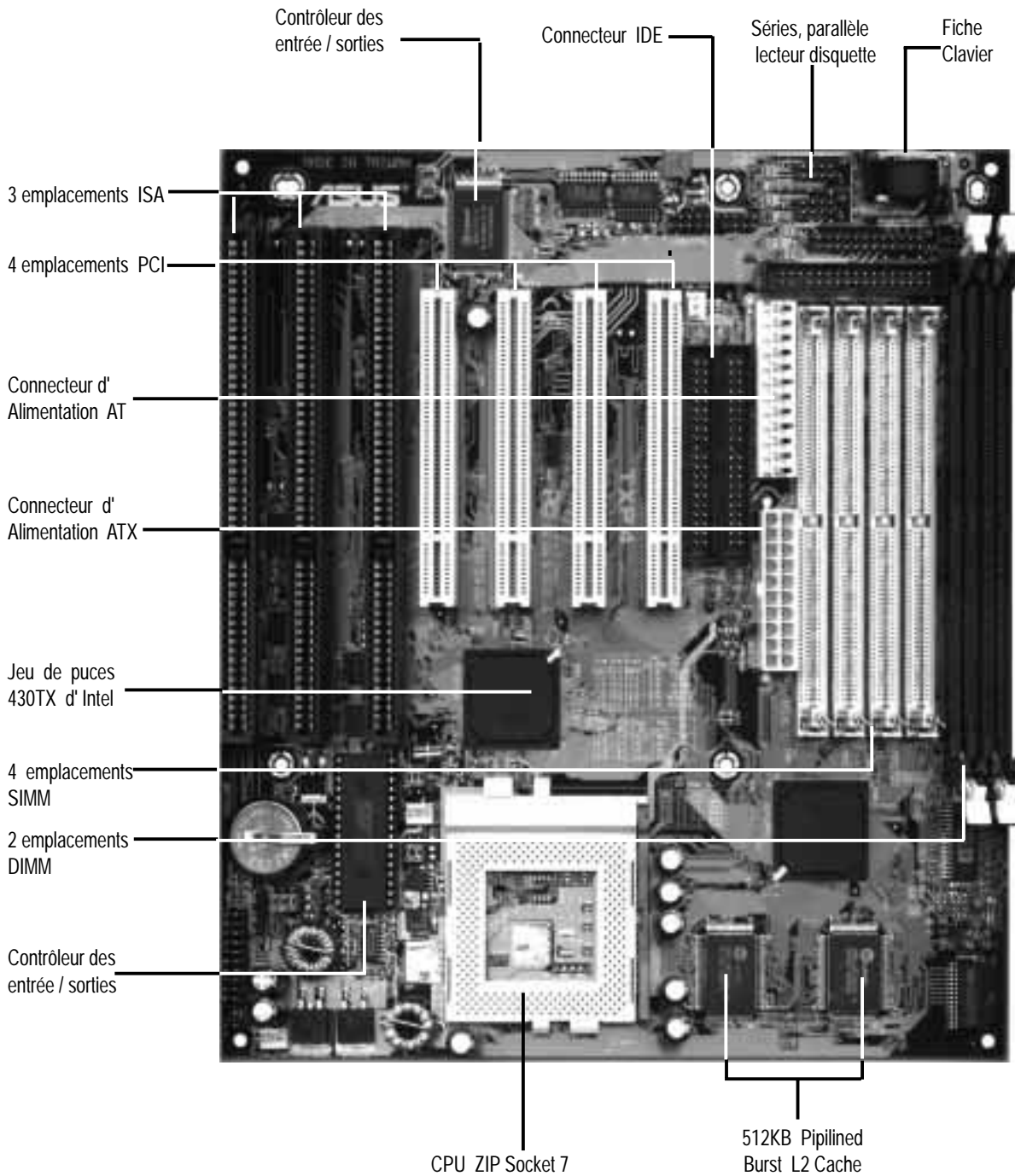
CARTE MERE ASUS TX97-E



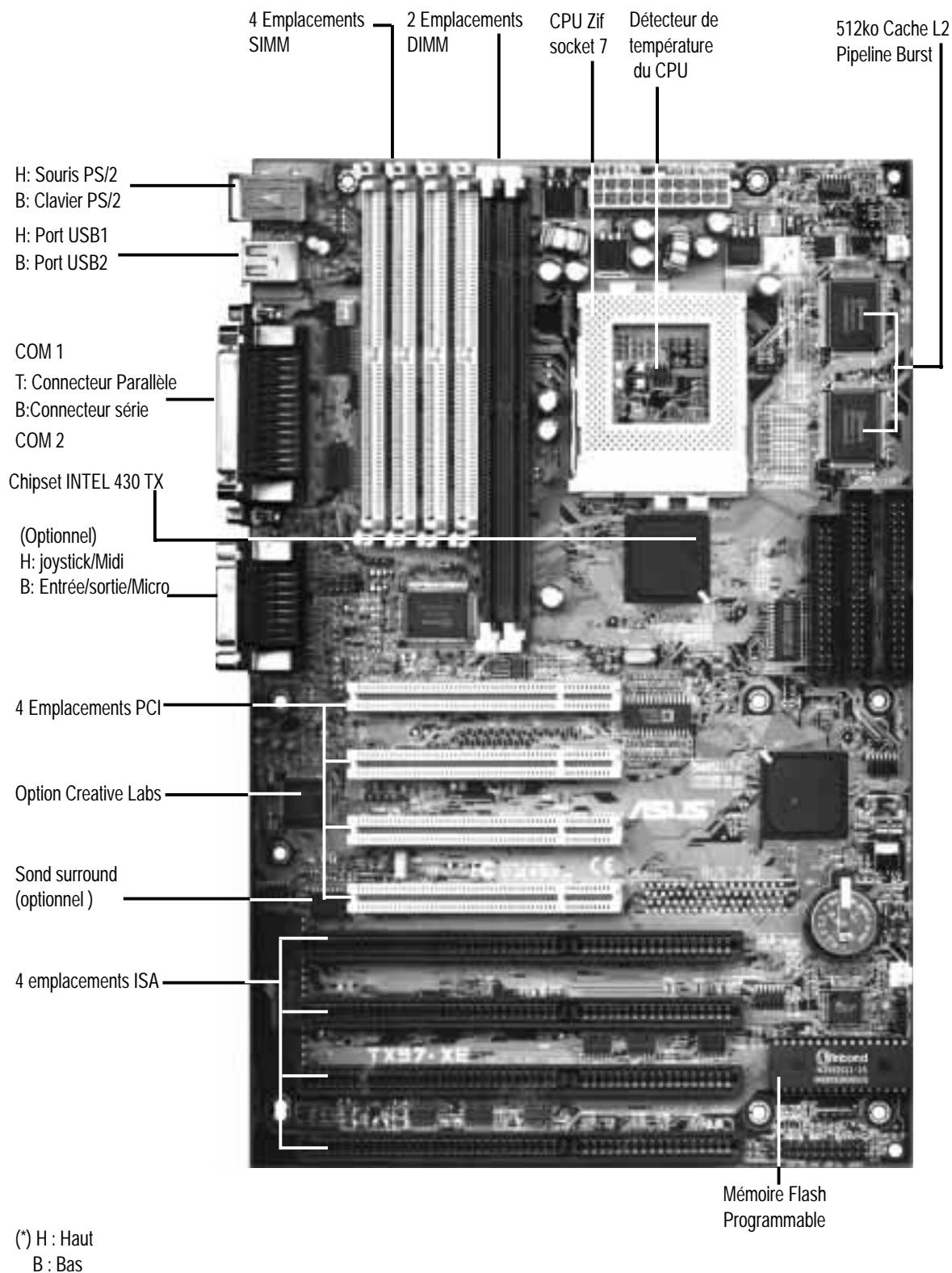
CARTE MERE ASUS TX97



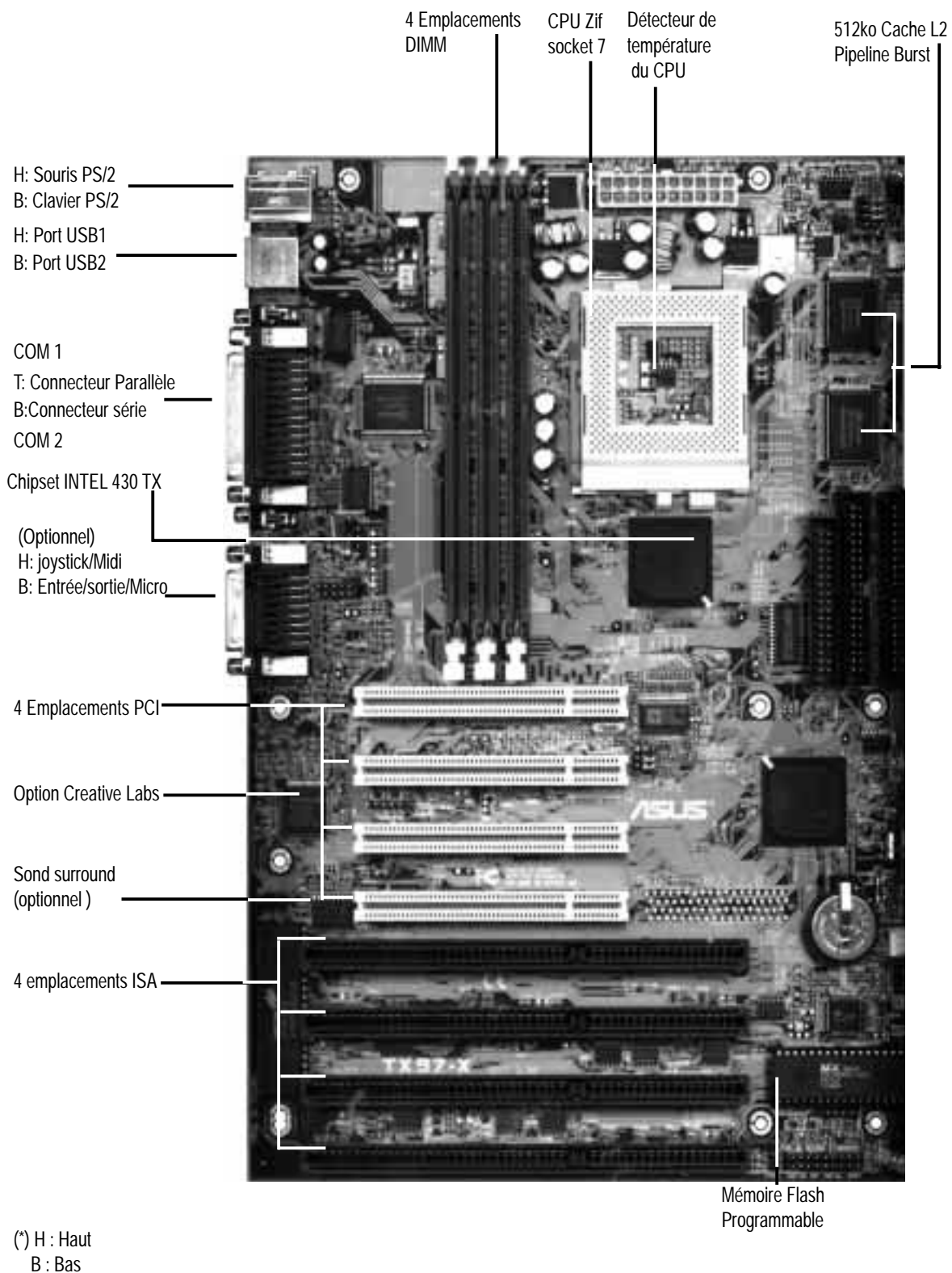
CARTE MERE ASUS TXP4



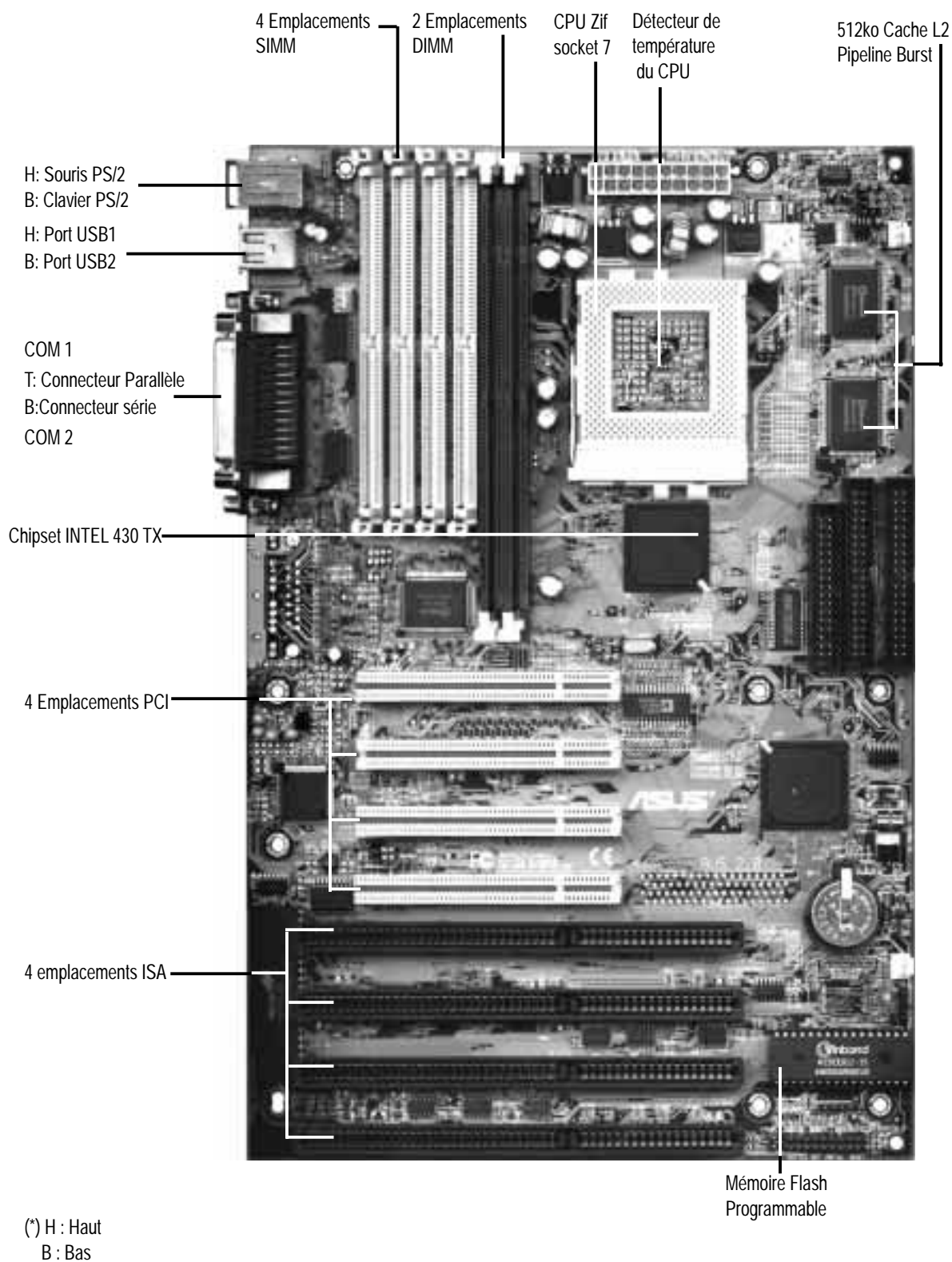
CARTE MERE ASUS TX97-XE



CARTE MERE ASUS TX97-X



CARTE MERE ASUS TXP4-X



Réglage des Cavaliers.

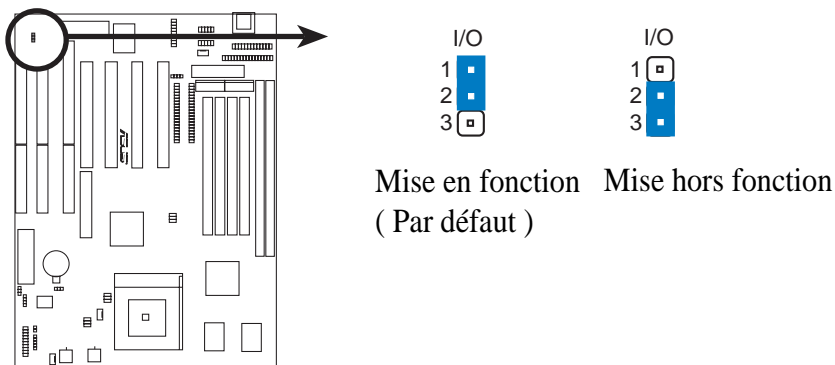
1. Sélection du dispositif d'entrée / sortie multiple de la carte mère (SIO)

Vous pouvez mettre hors fonction selectivement chaque composant du dispositif d'entrée / sortie multiple de la carte mère (lecteur de disquette, séries, parallèle et Infrarouge) à partir du BIOS (voir "Chipset Features Setup" du programme BIOS) ou mettre à la fois hors fonction tous les composants du dispositif d'entrée / sortie multiple avec le cavalier (comme indiqué ci-dessous)

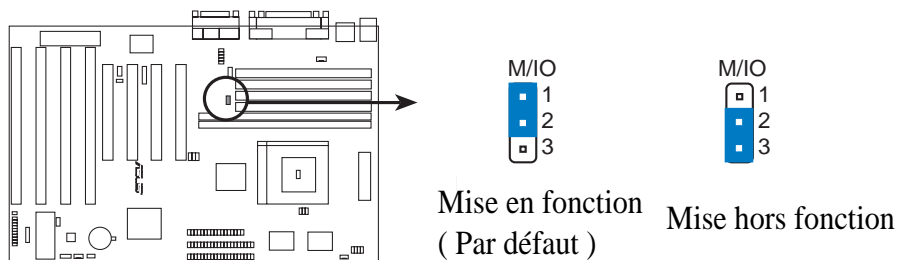
Mise en fonction (Enable) [1-2] Par défaut

Mise hors fonction (Disable) [2-3]

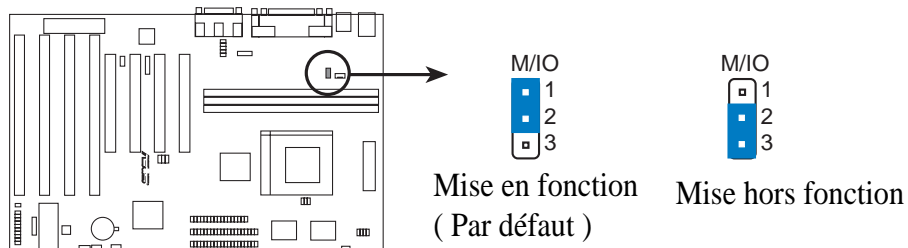
TX97-E/TX97



TX97-XE/TXP4-X



TX97-X



Réglage des Cavaliers

2. Horloge temps réel (RTC) RAM (RTCLR)

Le CMOS RAM est alimenté par une pile intégré à la carte mère.

Pour effacer les données RTC

- (1) Eteignez l'ordinateur et débranchez l'alimentation
- (2) Déplacez le cavalier vers "Clear CMOS" (effacer le CMOS)
- (3) Remettezle cavalier sur " Keep CMOS" (Conserver le CMOS)
- (4) Allumez votre ordinateur
- (5) Gardez le doigt appuyé sur la touche <SUPPR> au démarrage et accédez au programme de configuration du BIOS (BIOS setup) afin de le paramétrer selon vos préférences.

TX97-E

RTC RAM

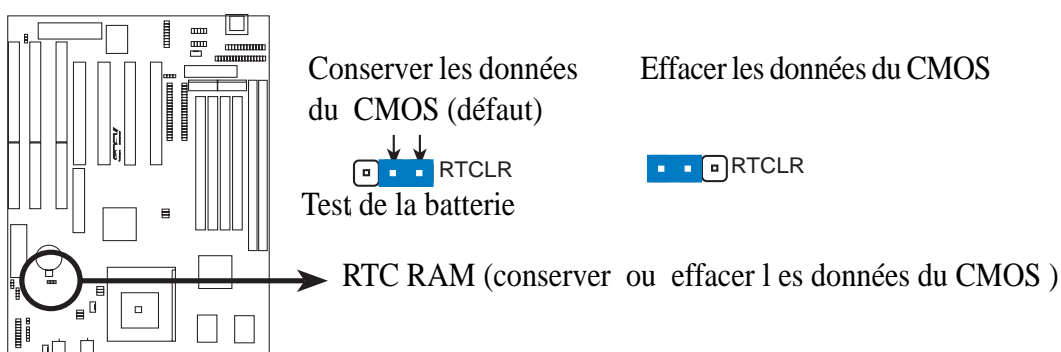
Conserver le CMOS

Effacer le CMOS

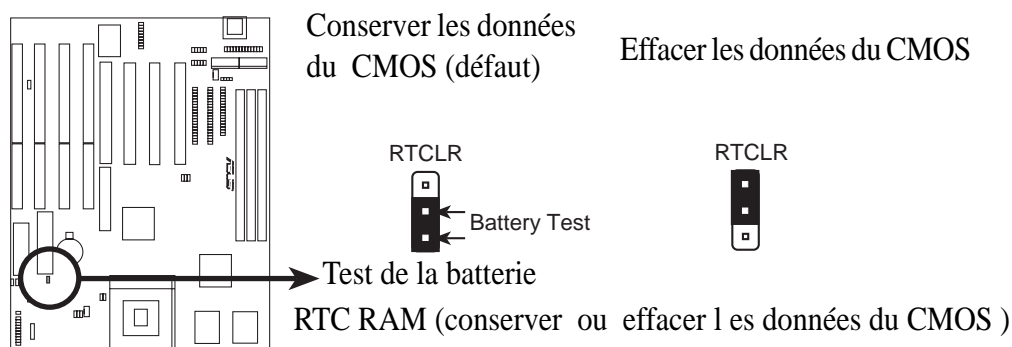
RTCLR

[2-3] (par défaut)

[1-2] Momentanément



TX97



Réglage des Cavaliers

TXP4

RTC RAM

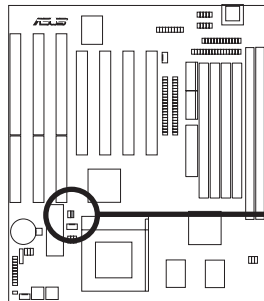
Conserver le CMOS

Effacer le CMOS

RTCLK

[1-2] (par défaut)

[2-3] Momentanément



Conserver les données
du CMOS (défaut)

Effacer les données du CMOS

BBLKW

BBLKW

Test de la batterie

TX97-XE/TX97-X/TXP4-X

RTC RAM

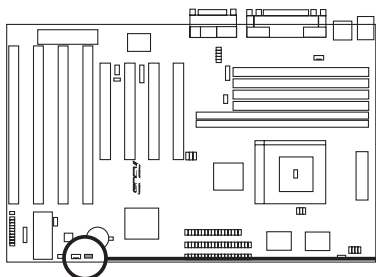
Conserver le CMOS

Effacer le CMOS

RTCLK

[1-2] (par défaut)

[2-3] Momentanément



Conserver les données
du CMOS (défaut)

Effacer les données du CMOS

RTCLR

RTCLR

Test batterie

RTC RAM (conserver ou effacer les données du CMOS)

CPU

Le seul microprocesseur **CYRIX** accepté par cette carte mère est le Cyrix 6x86P166+ et il doit être de la version 2,7 ou plus récent. Regarder le numéro de série en dessous du CPU. Il doit être G8DC6620A ou plus grand.



3. Sélection du régulateur de tension (VIDO, 1, 2)

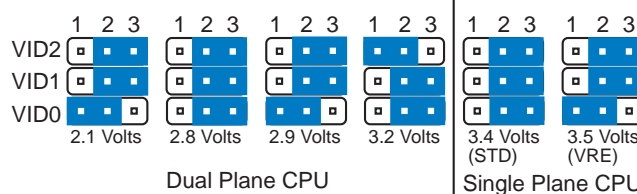
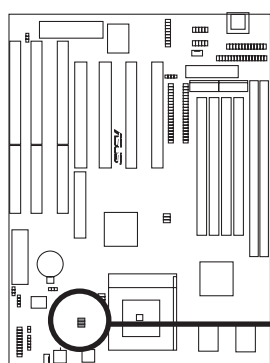
Ces cavaliers règlent le voltage nécessaire au CPU. Les régulateurs de voltages'adapteront automatiquement au voltage du CPU; soit mono voltage (Single Power Plane soit sur Bi-voltage (Dual Power Planes)



Pentium MMX (P55C) (150MHz-233MHz) Intel Pentium (P54C) (75MHz-200MHz) AMD-K6 (PR166 and faster) AMD-K5 (PR75-PR133) IBM/Cyrix 6x86(MX) (PR166 and faster) IBM/Cyrix 6x86(M1) (PR166 and faster)

TX97-E

Manufacturer	CPU Type	Single Plane	Dual Plane	VID2	VID1	VID0
Intel	P54C/P54CS	3.5V(VRE)	----	[2-3]	[2-3]	[1-2]
AMD	K5	3.5V(VRE)	----	[2-3]	[2-3]	[1-2]
IBM/Cyrix	6x86	3.5V(VRE)	----	[2-3]	[2-3]	[1-2]
Intel	P54C/P54CS	3.4V(STD)	----	[2-3]	[2-3]	[2-3]
AMD	K5	3.4V(STD)	----	[2-3]	[2-3]	[2-3]
AMD (.35micron)	K6-PR233	----	3.2V(Dual)	[1-2]	[2-3]	[2-3]
AMD (.35micron)	K6-166,200	----	2.9V(Dual)	[2-3]	[2-3]	[1-2]
IBM/Cyrix	6x86MX	----	2.9V(Dual)	[2-3]	[2-3]	[1-2]
Intel	P55C-MMX	----	2.8V(Dual)	[2-3]	[2-3]	[2-3]
AMD (.25micron)	K6-233,266,300	----	2.1V(Dual)	[2-3]	[2-3]	[1-2]

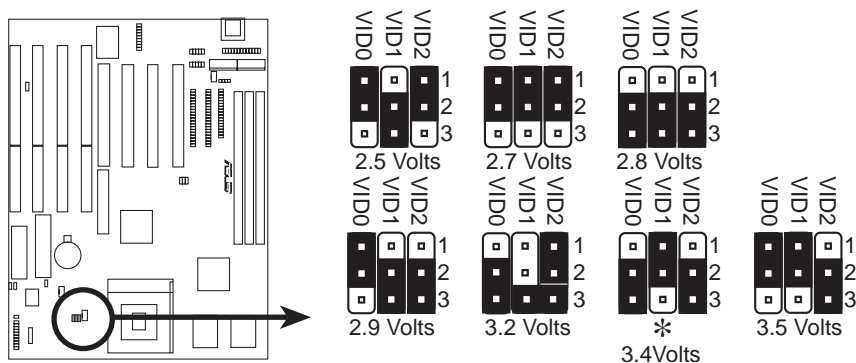


Note: 2.1V=2.9V & 2.8V=3.4V because of autoswitching regulators
CPU Vcore Voltage Selection

CPU

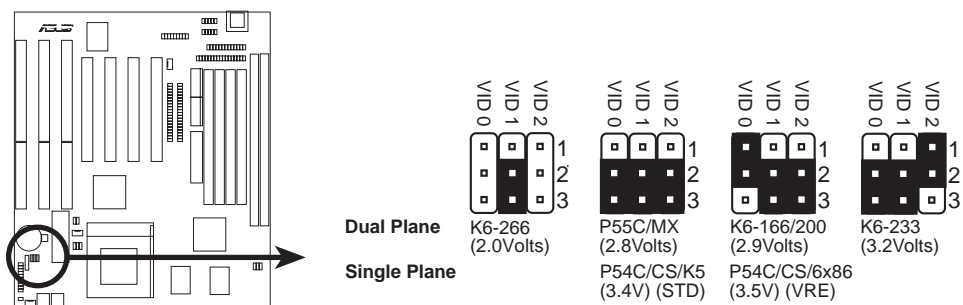
TX97

<u>Manufacturer</u>	<u>CPU Type</u>	<u>Single Plane</u>	<u>Dual Plane</u>	<u>VID0</u>	<u>VID1</u>	<u>VID2</u>
Intel/AMD/IBM/Cyrix	P54C/CS/K5/M1	3.5V(VRE)	----	[1-2]	[1-2]	[2-3]
AMD/IBM/Cyrix	K6-166,200/MX	----	2.9V(Dual)	[1-2]	[2-3]	[2-3]
Intel/AMD	P54C/CS/K5	3.4V(STD)	----	[2-3]	[2-3]	[2-3]
Intel	P55C	----	2.8V(Dual)	[2-3]	[2-3]	[2-3]
AMD	K6-PR233	----	3.2V(Dual)	[2-3]	[^{VID1,3} VID2,3]	[1-2]



TXP4

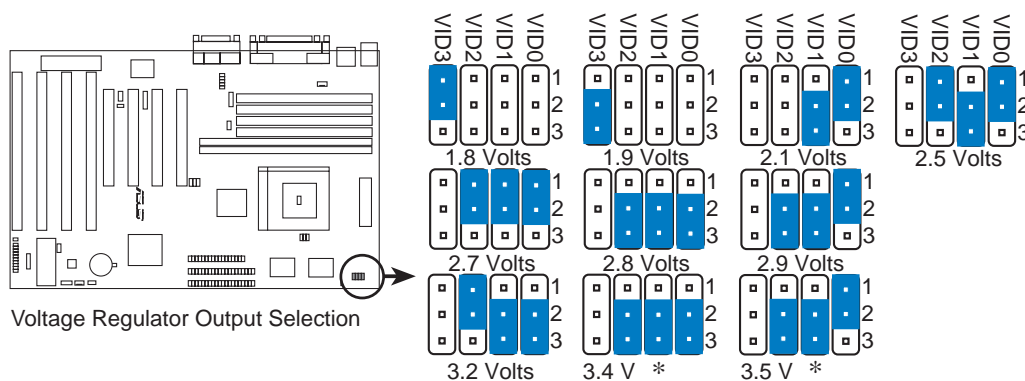
<u>Manufacturer</u>	<u>CPU Type</u>	<u>Single Plane</u>	<u>Dual Plane</u>	<u>VID0</u>	<u>VID1</u>	<u>VID2</u>
AMD	K6-PR266	----	2.0 Volts	[----]	[2-3]	[----]
Intel/AMD/IBM/Cyrix	P54C/CS/K5/6x86	3.5V(VRE)	----	[1-2]	[2-3]	[2-3]
AMD	K6-PR166,200	----	2.9 Volts			
Intel/AMD	P54C/CS/K5	3.4V(STD)	----	[2-3]	[2-3]	[2-3]
Intel/IBM/Cyrix	P55C/6x86MX	----	2.8 Volts			
AMD	K6-PR233	----	3.2 Volts	[2-3]	[2-3]	[1-2]



CPU

TX97-XE/TXP4-X

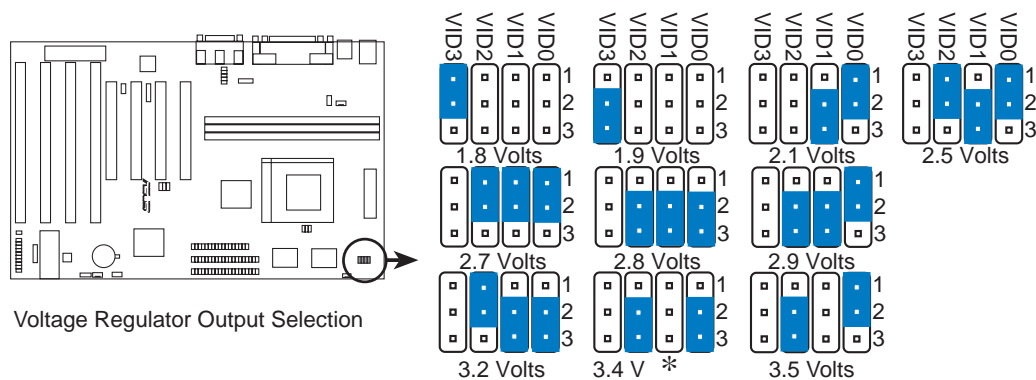
<u>Manufacturer</u>	<u>CPU Type</u>	<u>Single Plane</u>	<u>Dual Plane</u>	<u>VID3</u>	<u>VID2</u>	<u>VID1</u>	<u>VID0</u>
Intel/AMD/IBM/Cyrix	P54C/CS/K5/M1	3.5V(VRE)	----	[----]	[2-3]	[----]	[1-2]
AMD/IBM/Cyrix	K6-166,200/MX	----	2.9V(Dual)	[----]	[2-3]	[2-3]	[1-2]
Intel/AMD	P54C/CS/K5	3.4V(STD)	----	[----]	[2-3]	[2-3]	[2-3]
Intel	P55C	----	2.8V(Dual)	[----]	[2-3]	[2-3]	[2-3]
AMD	K6-PR233	----	3.2V(Dual)	[----]	[1-2]	[2-3]	[2-3]
AMD (.25micron)	K6-233,266,300	----	2.1V(Dual)	[----]	[----]	[2-3]	[1-2]



* Setting these two jumpers' VID1 to [2-3] or [----] (removed) will result in the same voltages respectively.

TX97-X

<u>Manufacturer</u>	<u>CPU Type</u>	<u>Single Plane</u>	<u>Dual Plane</u>	<u>VID3</u>	<u>VID2</u>	<u>VID1</u>	<u>VID0</u>
Intel/AMD/IBM/Cyrix	P54C/CS/K5/M1	3.5V(VRE)	----	[----]	[2-3]	[----]	[1-2]
AMD/IBM/Cyrix	K6-166,200/MX	----	2.9V(Dual)	[----]	[2-3]	[2-3]	[1-2]
Intel/AMD	P54C/CS/K5	3.4V(STD)	----	[----]	[2-3]	[2-3]	[2-3]
Intel	P55C	----	2.8V(Dual)	[----]	[2-3]	[2-3]	[2-3]
AMD	K6-PR233	----	3.2V(Dual)	[----]	[1-2]	[2-3]	[2-3]
AMD (.25micron)	K6-233,266,300	----	2.1V(Dual)	[----]	[----]	[2-3]	[1-2]



*3.4V VID1 may be [----] or [2-3]

4. Sélection de la fréquence externe (BUS) du microprocesseur (FS0, FS1, FS2)

Ces cavaliers informent le générateur de l'horloge sur la fréquence de transmission du CPU. Ces cavaliers permettent la sélection de la fréquence externe du CPU (Bus Clock). Le Bus Clock multiplié par le ratio du Bus donne la fréquence interne du CPU (la vitesse du CPU annoncée au démarrage).

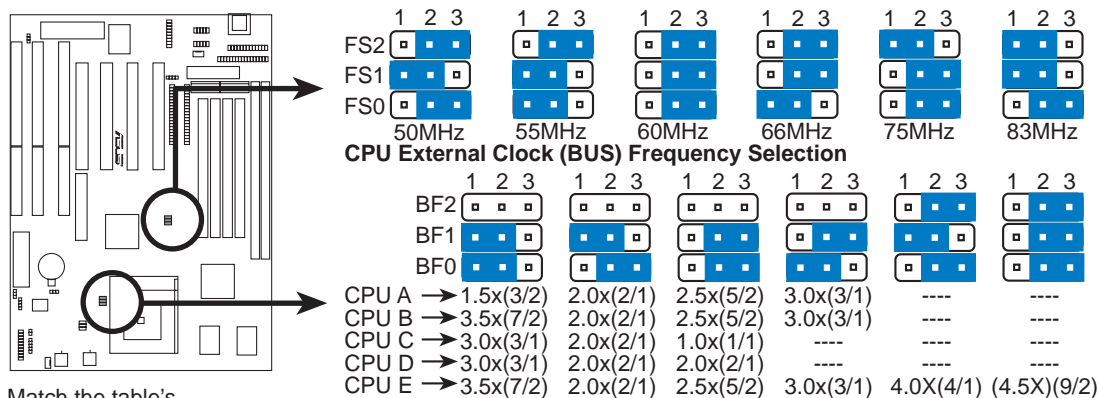
Réglage des Cavaliers

5. Ratio de la fréquence du CPU au BUS (Bf0, BF1)

Ces cavaliers règlent le ratio de la fréquence entre la fréquence interne du CPU et la fréquence externe (Bus Clock). Ceux-ci doivent être réglés conjointement avec les cavaliers de sélection de la fréquence externe.

CPU

TX97-E



Régler les cavaliers selon la vitesse interne de votre CPU comme ci-dessous

CPU Model	Freq.	Ratio	BUS F.	(BUS Freq.)			(Freq. Ratio)		
				FS2	FS1	FS0	BF2	BF1	BF0
Intel Pentium P54C	166MHz	A-2.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[2-3]
Intel Pentium P54C	150MHz	A-2.5x	60MHz	[2-3]	[2-3]	[2-3]	[----]	[2-3]	[2-3]
Intel Pentium P54C	133MHz	A-2.0x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[2-3]
Intel Pentium P54C	120MHz	A-2.0x	60MHz	[2-3]	[2-3]	[2-3]	[----]	[1-2]	[2-3]
Intel Pentium P54C	100MHz	A-1.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[1-2]
Intel Pentium P54C	90MHz	A-1.5x	60MHz	[2-3]	[2-3]	[2-3]	[----]	[1-2]	[1-2]
Intel Pentium P54C	75MHz	A-1.5x	50MHz	[2-3]	[1-2]	[2-3]	[----]	[1-2]	[1-2]
AMD-K5-PR133	100MHz	A-1.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[1-2]
AMD-K5-PR120	90MHz	A-1.5x	60MHz	[2-3]	[2-3]	[2-3]	[----]	[1-2]	[1-2]
AMD-K5-PR100	100MHz	A-1.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[1-2]
AMD-K5-PR90	90MHz	A-1.5x	60MHz	[2-3]	[2-3]	[2-3]	[----]	[1-2]	[1-2]
AMD-K5-PR75	75MHz	A-1.5x	50MHz	[2-3]	[1-2]	[2-3]	[----]	[1-2]	[1-2]
Intel Pentium P55C	233MHz	B-3.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[1-2]
Intel Pentium P55C	200MHz	B-3.0x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[1-2]
Intel Pentium P55C	166MHz	B-2.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[2-3]
IBM/Cyrix 6x86MX-PR233	200MHz	B-3.0x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[1-2]
IBM/Cyrix 6x86MX-PR200	166MHz	B-2.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[2-3]
IBM/Cyrix 6x86MX-PR166	150MHz	B-2.5x	60MHz	[2-3]	[2-3]	[2-3]	[----]	[2-3]	[2-3]
*IBM/Cyrix 6x86-PR166+	133MHz	C-2.0x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[2-3]
*IBM/Cyrix 6x86L-PR166+	133MHz	D-2.0x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[2-3]
AMD-K6-PR233	233MHz	E-3.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[1-2]	[1-2]
AMD-K6-PR200	200MHz	E-3.0x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[1-2]
AMD-K6-PR166	166MHz	E-2.5x	66MHz	[2-3]	[2-3]	[1-2]	[----]	[2-3]	[2-3]

Note : Seul l' IBM ou Cyrix version 2,7 ou plus récent est accepté par cette carte mère. Voir page précédente pour l'identification de la version. L'écran de démarrage affichera 6x86p166 + avec le Cyrix 166+ installé sur la carte mère.

CPU

TX97

CPU External Clock (BUS) Frequency Selection

50MHz	55MHz	60MHz	66MHz	75MHz
-------	-------	-------	-------	-------

CPU : BUS Frequency Ratio

1.5x(3/2)	2.0x(2/1)	2.5x(5/2)	3.0x(3/1)
3.5x(7/2)	2.0x(2/1)	2.5x(5/2)	3.0x(3/1)
3.0x(3/1)	2.0x(2/1)	1.0x(1/1)	---
3.0x(3/1)	2.0x(2/1)	2.0x(2/1)	---

Complete Names:
 Intel Pentium P54C → P54C/K5
 Intel Pentium P55C → P55C/K6/MX
 Pentium P55C-MMX
 AMD K5, K6
 IBM/Cyrix 6x86(L) (M1)
 IBM/Cyrix 6x86MX(M2)

TXP4

CPU External Clock (BUS) Frequency Selection

50MHz	55MHz	60MHz	66MHz	75MHz
-------	-------	-------	-------	-------

CPU : BUS Frequency Ratio

1.5x(3/2)	2.0x(2/1)	2.5x(5/2)	3.0x(3/1)
3.5x(7/2)	2.0x(2/1)	2.5x(5/2)	3.0x(3/1)
3.0x(3/1)	2.0x(2/1)	1.0x(1/1)	4.0x(4/1)

Complete Names:
 Intel Pentium P54C, P55C-MMX
 AMD K5, K6
 IBM/Cyrix 6x86, 6x86MX

TX97-XE/TXP4-X

CPU External Clock (BUS) Frequency Selection

50MHz	55MHz	60MHz	66MHz	75MHz
-------	-------	-------	-------	-------

CPU : BUS Frequency Ratio

1.5x(3/2)	2.0x(2/1)	2.5x(5/2)	3.0x(3/1)	---	---
3.5x(7/2)	2.0x(2/1)	2.5x(5/2)	3.0x(3/1)	---	---
3.0x(3/1)	2.0x(2/1)	1.0x(1/1)	---	---	---
3.0x(3/1)	2.0x(2/1)	2.0x(2/1)	---	---	---
---	---	---	---	4.0x(4/1)	4.5x(9/2)

Complete Names:
 Intel Pentium P54C → P54C/K5
 Intel Pentium P55C → P55C/K6/MX
 Pentium P55C-MMX
 AMD K5, K6
 IBM/Cyrix 6x86 → IBM/Cyrix 6x86L
 IBM/Cyrix 6x86(L) (M1)
 IBM/Cyrix 6x86MX(M2)
 AMD-K6 (.25μ) → AMD-K6 (.25μ)